



C.P. 16 – 162, 062510 – BUCURESTI
tel. 021.4113617, fax 021.4114280
e-mail: office@matrixrom.ro, www.matrixrom.ro

Sisteme digitale

Cuprins

Prefata

1. Circuite combinationale si circuite secventiale
 - 1.1 Nivele sistemice
 - 1.2 Tehnologii electronice analogice si digitale
 - 1.3 Circuite logice
 - 1.4 Codificatoare si multiplexoare
 - 1.5 Decodificatoare si demultiplexoare
2. Circuite de memorie
 - 2.1 Tipuri de memorii
 - 2.2 Tehnologii de memorare
 - 2.2.1 Memorii PROM cu masca
 - 2.2.2 Memorii EPROM
 - 2.2.3 Memorii EEPROM
 - 2.2.4 Memorii Flash
 - 2.2.5 Tipuri de memorii NAND-Flash
 - 2.2.6 Memorii FRAM
 - 2.3 Memorii RAM
 - 2.3.1 Memorii SRAM
 - 2.3.2 Memorii DRAM

- 2.4 Despre DRAM si PC
- 3. Circuite de acces la magistrala
 - 3.1 Protocoale de acces
 - 3.2 Porti logice
 - 3.3 Porti de acces in logica SI-cablat
 - 3.4 Porti cu iesire 3S
- 4. Structuri logice programabile
 - 4.1 Introducere
 - 4.2 Logica programata ROM
 - 4.3 Logica programata PAL
 - 4.4 Logica programata PLA
 - 4.5 Utilizarea structurilor PLD
- 5. Structuri microprogramabile
 - 5.1 Introducere
 - 5.2 Conceptul de microprogramare
 - 5.3 Tehnici de microprogramare
 - 5.4 Nanoprogramarea
 - 5.5 Perspective în microprogramare
- 6. Microprocesoare si microcontrolere
 - 6.1 Prezentare cronologica
 - 6.2 Masina Turing
 - 6.3 Microcontrolere - istoric si tendinte

Bibliografie